#4

日本国特許庁

PATENT OFFICE
JAPANESE GOVERNMENT



別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日

Date of Application:

1998年 7月 1日

出願番号

Application Number:

平成10年特許願第185851号

出 願 人 Applicant (s):

株式会社リコー

17

1999年 3月 5日

特許庁長官 Commissioner, Patent Office 保佐山建汽篮

【書類名】

特許願

【整理番号】

9802099

【あて先】

特許庁長官殿

【国際特許分類】

H04N 9/67

H04N 9/06

【発明の名称】

画像処理装置及び画像処理方法

【請求項の数】

8

【発明者】

【住所又は居所】

東京都大田区中馬込1丁目3番6号 株式会社リコー内

【氏名】

青木 伸

【特許出願人】

【識別番号】

000006747

【住所又は居所】

東京都大田区中馬込1丁目3番6号

【氏名又は名称】

株式会社リコー

【代表者】

桜井 正光

【代理人】

【識別番号】

100093920

【弁理士】

【氏名又は名称】

小島 俊郎

【手数料の表示】

【予納台帳番号】

055963

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】

9808449

【プルーフの要否】

要

【書類名】 明細書

【発明の名称】 画像処理装置及び画像処理方法

【特許請求の範囲】

【請求項1】 複数の色分解フィルタを配列した撮像素子から出力する撮像信号をRGBのカラーデジタル画像信号に変換する画像処理装置において、

撮像信号から画像の輝度勾配方向を推定する手段と、推定された輝度勾配方向 にしたがい補間フィルタ処理の特性を決定する手段と、決定した特性の補間フィ ルタ処理を行う補間フィルタ演算手段を有することを特徴とする画像処理装置。

【請求項2】 複数の色分解フィルタを配列した撮像素子から出力する撮像信号をRGBのカラーデジタル画像信号に変換する画像処理装置において、

撮像信号にあらかじめ定められた特性で補間フィルタ処理を行なう複数の補間フィルタ演算手段と、撮像信号から画像の輝度勾配方向を推定する手段と、推定された輝度勾配方向にしたがいRGB変換行列の特性を決定する手段と、上記補間フィルタ演算手段から出力する信号に対して輝度勾配方向にしたがって決定された特性のRGB変換行列の演算を行なうRGB変換手段を有することを特徴とする画像処理装置。

【請求項3】 上記輝度勾配方向にしたがって決定されたRGB変換行列の 特性を輝度勾配の方向により連続的に変化させる請求項2記載の画像処理装置。

【請求項4】 複数の色分解フィルタを配列した撮像素子から出力する撮像信号をRGBのカラーデジタル画像信号に変換する画像処理装置において、

撮像信号にあらかじめ定められた特性で補間フィルタ処理を行なう複数の補間フィルタ演算手段と、撮像信号から画像の輝度勾配方向を推定する手段と、補間フィルタ演算手段から出力する信号を推定された輝度勾配方向にしたがい修正してRGB変換行列の演算を行なうRGB変換手段を有することを特徴とする画像処理装置。

【請求項5】 複数の色分解フィルタを配列した撮像素子から出力する撮像 信号をRGBのカラーデジタル画像信号に変換する画像処理方法において、

撮像信号から画像の輝度勾配方向を推定し、推定された輝度勾配方向にしたが い補間フィルタ処理の特性を決定し、決定した特性の補間フィルタ処理を行うこ

とを特徴とする画像処理方法。

【請求項6】 複数の色分解フィルタを配列した撮像素子から出力する撮像信号をRGBのカラーデジタル画像信号に変換する画像処理方法において、

撮像信号にあらかじめ定められた特性で補間フィルタ処理を行うとともに撮像信号から画像の輝度勾配方向を推定し、推定された輝度勾配方向にしたがいRGB変換行列の特性を決定し、補間フィルタ処理した信号に対して輝度勾配方向にしたがって決定された特性のRGB変換行列の演算を行なうことを特徴とする画像処理方法。

【請求項7】 上記輝度勾配方向にしたがって決定されたRGB変換行列の 特性を輝度勾配の方向により連続的に変化させる請求項6記載の画像処理方法。

【請求項8】 複数の色分解フィルタを配列した撮像素子から出力する撮像信号をRGBのカラーデジタル画像信号に変換する画像処理方法において、

撮像信号にあらかじめ定められた特性で補間フィルタ処理を行なうとともに撮像信号から画像の輝度勾配方向を推定し、補間フィルタ処理された信号を推定された輝度勾配方向にしたがい修正してRGB変換行列の演算を行なうことを特徴とする画像処理方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

この発明は、例えばデジタルカメラやデジタルスキャナ等のように複数の色分解フィルタを配列した撮像素子の出力する信号から通常のカラーデジタル画像信号に変換する画像処置装置及び画像処理方法、特に画質劣化の抑制に関するものである。

[0002]

【従来の技術】

1個の撮像デバイスから3原色信号を得るために、2次元に配列した画素おのおの色フィルタを重ね合わせ、色情報を輝度情報に多重された形式で撮像デバイスから取り出す単板式CCDがデジタルカメラやデジタルスキャナに使用されている。この単板式CCDで色再現性の向上を図る処理装置が、例えば特開平2-

128591号公報に示されている。特開平2-128591号公報に示されている処理装置は、CCDに4種のカラーフィルタを設け、CCDから出力する各色フィルタ毎の信号を補間して、各々同時化されたマゼンタMr,シアンCr,イェローYr,グリーンGrの色信号を得た後、各色信号を行列演算してR,G,Bの3信号を生成するようにしている。

[0003]

【発明が解決しようとする課題】

しかしながら、各色フィルタの配列によっては補間によりモアレやエッジの色付きなどといった画質劣化が生じる。例えば、RGBの3種類の色分解フィルタをもつ単板式CCDの場合、3×3画素が図2に示すように、ある点を中心にして(G, R, G), (B, G, B), (G, R, G)と配列されている場合、中心の画素位置のR, G, B値を求めるためには、従来の線形補間ではそれぞれ図5に示すように9画素に重み付けをしたR, G, Bの補間フィルタを用い、その和を求めて中心の位置の色信号を得ている。例えば図2に示す場合は上下のR画素の平均値を注目画素のR値としている。

[0004]

このような補間フィルタを使用すると、撮像面上で図7(a), (b)に示すように、2画素周期の白黒の横縞の像を撮像した場合、像が白黒であるから色フィルタの種類によらず各画素から、図に示すように、白か黒を示す「0」と「255」数値を出力するため、補間結果の(R,G,B)値は、図7(a)の場合(255,0,0)となり、(b)の場合は(0,255,255)となる。すなわち、撮像面上では白/黒の像が補間処理された画像信号では赤/シアンになってしまう。同様なことが他の配置についても起こり、像の変化が激しいと実際の色とは異なる色をもつRGB画像データが得られてしまい、モアレや色付きの原因になってしまう。

[0005]

この発明はかかる短所を改善し、単板式CCDで得られるデータからRGBなどの画像データに変換するときに、モアレやエッジ色付きなどが生じることを防ぎ、画質劣化を抑制することができる画像処理装置及び画像処理方法を提供する

ことを目的とするものである。

[0006]

【課題を解決するための手段】

この発明に係る画像処理装置は、複数の色分解フィルタを配列した撮像素子から出力する撮像信号をRGBのカラーデジタル画像信号に変換する画像処理装置において、撮像信号から画像の輝度勾配方向を推定する手段と、推定された輝度勾配方向にしたがい補間フィルタ処理の特性を決定する手段と、決定した特性の補間フィルタ処理を行う補間フィルタ演算手段を有することを特徴とする。

[0007]

この発明に係る第2の画像処理装置は、複数の色分解フィルタを配列した撮像素子から出力する撮像信号をRGBのカラーデジタル画像信号に変換する画像処理装置において、撮像信号にあらかじめ定められた特性で補間フィルタ処理を行なう複数の補間フィルタ演算手段と、撮像信号から画像の輝度勾配方向を推定する手段と、推定された輝度勾配方向にしたがいRGB変換行列の特性を決定する手段と、上記補間フィルタ演算手段から出力する信号に対して輝度勾配方向にしたがって決定された特性のRGB変換行列の演算を行なうRGB変換手段を有することを特徴とする。この輝度勾配方向にしたがって決定されたRGB変換行列の特性を輝度勾配の方向により連続的に変化させると良い。

[0008]

この発明に係る他の画像処理装置は、複数の色分解フィルタを配列した撮像素子から出力する撮像信号をRGBのカラーデジタル画像信号に変換する画像処理装置において、撮像信号にあらかじめ定められた特性で補間フィルタ処理を行なう複数の補間フィルタ演算手段と、撮像信号から画像の輝度勾配方向を推定する手段と、補間フィルタ演算手段から出力する信号を、推定された輝度勾配方向にしたがい修正してRGB変換行列の演算を行なうRGB変換手段を有することを特徴とする。

[0009]

この発明に係る画像形成方法は、複数の色分解フィルタを配列した撮像素子から出力する撮像信号をRGBのカラーデジタル画像信号に変換する画像処理方法

において、撮像信号から画像の輝度勾配方向を推定し、推定された輝度勾配方向 にしたがい補間フィルタ処理の特性を決定し、決定した特性の補間フィルタ処理 を行うことを特徴とする。

[0010]

この発明に係る第2の画像形成方法は、複数の色分解フィルタを配列した撮像素子から出力する撮像信号をRGBのカラーデジタル画像信号に変換する画像処理方法において、撮像信号にあらかじめ定められた特性で補間フィルタ処理を行うとともに撮像信号から画像の輝度勾配方向を推定し、推定された輝度勾配方向にしたがいRGB変換行列の特性を決定し、補間フィルタ処理した信号に対して輝度勾配方向にしたがって決定された特性のRGB変換行列の演算を行なうことを特徴とする。この輝度勾配方向にしたがって決定されたRGB変換行列の特性を輝度勾配の方向により連続的に変化させると良い。

[0011]

この発明に係る他の画像形成方法は、複数の色分解フィルタを配列した撮像素子から出力する撮像信号をRGBのカラーデジタル画像信号に変換する画像処理方法において、映像信号にあらかじめ定められた特性で補間フィルタ処理を行なうとともに撮像信号から画像の輝度勾配方向を推定し、補間フィルタ処理された信号を、推定された輝度勾配方向にしたがい修正してRGB変換行列の演算を行なうことを特徴とする。

[0012]

【発明の実施の形態】

この発明の画像入力装置は、2×2画素周期のRGB型単板CCDを有する撮像手段と信号処理部を有する。信号処理部はA/D変換器とラインバッファと行/列カウンタとフィルタ係数選択部及び3組の係数メモリと3組の補間フィルタを有する。A/D変換器は撮像手段で撮像した画像の画素毎の画像信号をA/D変換する。ラインバッファは撮像手段からスキャンライン順にシリアルに転送されてくる画像データから縦横3×3画素分のデータを取り出す。行/列カウンタは撮像手段が出力するデータ中の現在の注目画素位置の行と列をカウントし、行/列信号を出力して色フィルタの配列パターンを示す。フィルタ係数選択部はラ

インバッファから得られる3×3画素分の画像データに対して所定の演算を行ない、所定の閾値と比較して、縦、横、通常の3種類の補間フィルタ係数を選択する信号を出力する。係数メモリには2画素周期の縦縞用補間フィルタの補間用フィルタ係数と、線形補間用の補間用フィルタ係数があらかじめ記録され、フィルタ係数選択部からの係数選択信号と行/列カウンタからの行/列信号によりあらかじめ記録してある補間用フィルタ係数の中の1組を出力する。補間フィルタはラインバッファから入力する画像データを係数メモリから入力する補間用フィルタ係数を使って積和演算を行いRGB信号に変換する。

[0013]

撮像手段から画素毎の画像信号が入力するとA/D変換器でA/D変換したの ちラインバッファに送る。ラインバッファは送られた画像データから縦横3×3 画素分のデータを取り出してフィルタ係数選択部と補間フィルタに出力する。一 方、行/列カウンタは撮像手段が出力するデータ中の現在の注目画素位置の行と 列をカウントし、「0/0」,「0/1」,「1/0」,「1/1」の行/列信 号を係数メモリに出力して色フィルタの配列パターンを示す。フィルタ係数選択 部はラインバッファから得られた3×3画素分の画像データに対してあらかじめ 定めた演算を行ない、所定の閾値と比較して、輝度勾配方向に応じた縦,横,通 常の3種類の補間フィルタ係数を選択する信号を各係数メモリに出力する。各係 数メモリはフィルタ係数選択部からの係数選択信号と行/列カウンタからの行/ 列信号にしたがい、あらかじめ記録してある補間用フィルタ係数の中の一組をそ れぞれ補間フィルタに出力する。補間フィルタはラインバッファから入力する画 像データをフィルタ係数メモリから入力する補間用フィルタ係数を使って積和演 算を行いフィルタを処理しR,G,Bの画像信号を出力する。このようにして、 輝度勾配の方向を調べ、方向に応じた補間用フィルタ係数を採用し、モアレや色 付きなどの画質劣化を抑制する。

[0014]

【実施例】

図1はこの発明の一実施例の画像入力装置の構成を示すブロック図である。図に示すように、画像入力装置1は、2×2画素周期のRGB型単板CCDを有す

る撮像手段 2 と信号処理部 3 を有する。撮像手段 2 の C C D は 3 \times 3 画素周期の色フィルタ配列を有する。この色フィルタは、例えば図 2 に示すように、3 \times 3 画素のある点を中心にして(G, R, G),(B, G, B),(G, R, G)の画素配置を有する。この 3 \times 3 画素の範囲内の R G B の色フィルタ配列として図 3 に示す 2 \times 2 の行/列信号で定まる 4 種類を有する。

[0015]

信号処理部3はA/D変換器4とラインバッファ5と行/列カウンタ6とフィ ルタ係数選択部7及び3組の係数メモリ8a,8b,8cと補間フィルタ9a, 9 b, 9 cを有する。A/D変換器4は撮像手段2で撮像した画像の画素毎の画 像信号を入力して読出クロックに同期したタイミングでA/D変換する。ライン バッファ5は、例えば図4に示すように、FIFOメモリを使った1ライン遅延 メモリ51a, 51bと、3×3画素の各行に対応して直列に接続された3組の ラッチ52a,52b,52cと3組のラッチ53a,53b,53cと3組の ラッチ54a,54b,54cからなり、撮像手段2からスキャンライン順にシ リアルに転送されてくる画像データから縦横3×3画素分のデータを取り出す。 行/列カウンタ6は撮像手段2のCCDが出力するデータ中の現在の注目画素位 置の行と列をカウントし、図3に示すように、「0/0」,「0/1」,「1/ 0」,「1/1」の行/列信号を出力して色フィルタの配列パターンを示す。フ ィルタ係数選択部7はラインバッファ5から得られる3×3画素分の画像データ に対して所定の演算を行ない、所定の閾値と比較して、縦,横,通常の3種類の 補間フィルタ係数を選択する信号(0,1,2)を出力する。係数メモリ8a, 8b,8cには2画素周期の縦縞用補間フィルタの補間用フィルタ係数と、図5 に示す線形補間用の補間用フィルタ係数があらかじめ記録され、フィルタ係数選 択部7からの係数選択信号と行/列カウンタ6からの行/列信号にしたがい、あ らかじめ記録してある補間用フィルタ係数の中の1組を出力する。補間フィルタ 9a,9b,9cは、ラインバッファ5から入力する画像データを係数メモリ8 a~8cから入力する補間用フィルタ係数を使って積和演算を行いRGB信号に 変換する。

[0016]

上記のように構成された画像入力装置1の動作を説明するにあたり、まず、入力した各画素の画像データ信号をR,G,B信号に変換する補間用フィルタ係数について説明する。

[0017]

図2に示す色フィルタの配列についての補間フィルタとしては、図6に示す構 成を考える。この補間フィルタの特徴は、R画素にかかる係数は図5に示す従来 の線形補間用の補間フィルタと同じ「1/2」であり、B画素にかかる係数も従 来の補間フィルタと同じ「0」と「1/2」であり、G画素にかかる係数は従来 の補間フィルタと異なり「1/2」と「-1/8」と「1/8」であり、G画素 の係数の総和は「O」である。したがって3×3画素領域内の4つのG画像が同 じ値を持っていれば、図5に示した従来の補間フィルタによる補間と全く同じ結 果になる。さらに、このフィルタ係数には、横方向の3画素分の係数の和は上か ら順に「1/4」, 「1/2」, 「1/4」である。この特徴により図7(a) , (b)に示すように、2画素周期の白黒の横縞の像を撮像した場合、補間結果 の (R, G, B) 値は、 (a) の場合と (b) の場合で同じ値 (128, 128 **,128**)になる。すなわち、このような補間フィルタを使えば、平坦な画像に 対しては従来の補間と同じ値を持ち、2画素周期の白黒の横縞に対してはモアレ がでないフラットな出力をすることができる。また、上記と同じ特徴を有する図 8に示す係数を有する補間フィルタを使用しても、平坦な画像に対しての補間特 性を保ったまま、2画素周期の縦縞に対してフラットな出力を得ることができる

[0018]

このような特徴を有する補間フィルタの補間フィルタ係数は次のようにして得ることができる。ここで3×3画素の補間フィルタの補間フィルタ係数が上下左右で対象とする制約をつけると、補間フィルタ係数の自由度は図9に示すように(a, b, c, d)の4つである。これらの補間フィルタ係数には平坦な画像に対応するためRGBごとの制約がある。すなわち、R信号を出力する補間フィルタは、Rフィルタ位置の係数の和が1となり、G, Bフィルタ位置の係数の和はそれぞれ0とはならなければならない。このため2c=1と(a+4d)=0と

2b=0の関係を満たさなければならない。さらに、2画素周期の横縞を透過させないために、上下行の係数の和と中段の係数の和を等しくすると、(2c+4d)=(2b+a)となる。この関係からR信号を出力する補間フィルタの補間フィルタ係数は、(a, b, c, d)=(1/2, 0, 1/2, -1/8)となる。G, B信号を出力する補間フィルタの補間フィルタ係数も同様にして得ることができ、図10及び図11に示す2画素周期の縦縞用補間用フィルタ係数を得ることができる。この図10及び図11に示す2画素周期の縦縞用補間フィルタ係数と図5に示す線形補間用の補間用フィルタ係数をあらかじめ係数メモリ8a~8cに記憶しておく。

[0019]

しかしながら3×3画素の補間フィルタでは、上記のように4つの自由度に対して、制約条件はRGBそれぞれの和について3つである。残りの自由度は1つなので、縦または横方向の縞に対しての要求のどちらかしか満たすことはできない。3×3画素より大きい補間フィルタを使用すれば自由度は増すが、RGBそれぞれの制約条件があるため自由な周波数特性を作ることはできず、遠くの画素の影響が大きければそれだけ補間結果がぼけることになる。また、マスクが大きくなればバッファメモリ、加算器など必要なハードウエアも増えてしまう。このため輝度勾配の方向を調べ、方向によって上記のような補間方法のいずれかを採用することにより、モアレ色付きなどの画質劣化を抑制する。

[0020]

この輝度勾配の方向を推定するため、注目画素の周囲 3×3 画素の画像データを図12に示すようにV(x,y) とする。ここでxは(i-1),(i),(i+1)、yは(j-1),(j),(j+1)である。この画像データV(x,y) に対して、注目画素v(i,j) の左側の輝度変化を表す量d1と、注目画素v(i,j) の右側と上側と下側の輝度変化をそれぞれ表す量dr,du,ddを下記(1)式で計算する。

[0021]

【数1】

$$dl = |v(i-1,j) - v(i,j)|$$

$$dr = |v(i+1,j) - v(i,j)|$$

$$du = |v(i,j-1) - v(i,j)|$$

$$dd = |v(i,j+1) - v(i,j)|$$
(1)

[0022]

次にd1, dr, du, ddの最大値を探す。最大値がd1またはdrである場合、注目画素v(i,j)付近では横方向の輝度変化が大きいと判断できるので、図8に示す補間用フィルタ係数を使う。逆に最大値がduまたはddである場合は、図6に示す補間用フィルタ係数を使う。このような方法により、縦縞または横縞の対象物を撮影した場合でもモアレや色付きのないRGB画像を得ることができる。また、斜め方向の縞を撮影した場合、縦横ともに変化が大きくなる。その場合、縦/横どちらのフィルタをつかっても多少モアレが生る。また、わずかな雑音などにより図6,図8の縦横用フィルタ係数の処理結果が混在することで画質劣化が生じる。これを避けるために下記(2)式を演算する。

[0023]

【数2】

$$dir = \max(dl, dr) - \max(du, dd) \tag{2}$$

[0024]

上記(2)式においてmax(dl,dr)はdl,drの最大値を示す。フィルタ係数選択部 7は、この(1)、(2)の演算を行ない、演算したdirを所定の閾値trと比較し、dir>trの場合は縦用、dir<-trの場合は横用、それ以外は図 5に示す線形補間用の補間用フィルタ係数を選択して選択信

号(0,1,2)を出力する。

[0025]

上記のように構成された画像入力装置1において、撮像手段2から入力した画 像の画素毎の画像信号はA/D変換器4でA/D変換したのちラインバッファ5 に送られる。ラインバッファ5は送られた画像データから縦横3×3画素分のデ ータを取り出してフィルタ係数選択部7と補間フィルタ9a~9cに出力する。 一方、行/列カウンタ6は撮像手段2のCCDが出力するデータ中の現在の注目 画素位置の行と列をカウントし、図3に示すように「0/0」,「0/1」,「 1/0」,「1/1」の行/列信号を係数メモリ8a~8cに出力して色フィル タの配列パターンを示す。フィルタ係数選択部7はラインバッファ5から得られ た3×3画素分の画像データに対して前記(1)、(2)式の演算を行ない、所 定の閾値trと比較して、縦,横,通常の3種類の補間フィルタ係数を選択する 信号(0, 1, 2)を係数メモリ8a~8cに出力する。係数メモリ8a~8c はフィルタ係数選択部7からの係数選択信号と行/列カウンタ6からの行/列信 号にしたがい、あらかじめ記録してある補間用フィルタ係数の中の一組を補間フ ィルタ9a~9cに出力する。補間フィルタ9a~9cはラインバッファ5から 入力する画像データをフィルタ係数メモリ8a~8cからの補間用フィルタ係数 を使って積和演算を行いフィルタを処理しR,G,Bの画像信号を出力する。

[0026]

このようにして、輝度勾配の方向を調べ、方向によって上記のような補間方法のいずれかを採用することにより、モアレや色付きなどの画質劣化を抑制することができる。また、例えば撮影対象が一様なシアン(R=G=255, B=0)の場合、入力データは図13に示すようになり、輝度勾配の方向を推定しない場合は、勾配が無いにもかかわらず縦と判断されるが、輝度勾配の方向を推定して補間用フィルタ係数を選択することにより、補間フィルタ9a~9cは輝度勾配のない入力に対しては縦でも横でも同じ出力をするので、画像の輝度勾配に適応した補間処理を行なうことができる。

[0027]

上記実施例は画像の輝度勾配によって補間用フィルタ係数を切り替える場合に

ついて説明したが、画像の輝度勾配の方向によってRGB変換行列を変えるよう にしても上記実施例と同様にが知るの劣化を抑制することができる。

[0028]

この画像の輝度勾配の方向によってRGB変換行列を変える実施例の構成を図 14に示す。図に示すように、画像入力装置1の信号処理部3にはA/D変換器 4とラインバッファ5と行/列カウンタ6と変換係数選択部11と変換係数メモ リ12と補間フィルタ13a~13d及びRGB変換部14を有する。変換係数 選択部11は前記第1の実施例のフィルタ係数選択部7と同様な演算を行い、縦 ,横,通常の3種類の係数を選択する信号(0,1,2)を出力する。変換係数 メモリ12には、図15に示すように、行/列信号毎に横勾配用の行列と縦勾配 用の行列の勾配方向係数があらかじめ記憶され、変換係数選択部11からの係数 選択信号と行/列カウンタ6からの行/列信号にしたがい勾配方向係数の中の一 組を選択して出力する。補間フィルタ13aには、例えば図2に示す3×3画素 の配置に対して図16に示すCh0の補間用フィルタ係数を有し、補間フィルタ 13bはCh1の補間用フィルタ係数を有し、補間フィルタ13cにはCh2の 補間用フィルタ係数、補間フィルタ13dにはCh3の補間用フィルタ係数を有 し、ラインバッファ5から入力した画像データに対して各補間用フィルタ係数を 使用して演算処理する。この補間フィルタ13a~13dの各補間用フィルタ係 数は「0」か「1」なので、演算処理を下記(3)式により選択と加算だけで実 現することができる。したがって補間フィルタ13a~13dを前記第1の実施 例と比べて簡単な回路構成で形成することができる。

[0029]

【数3】

$$Ch0 = v_{i-1,j-1} + v_{i+1,j-1} + v_{i-1,j+1} + v_{i+1,j+1}$$

$$Ch1 = v_{i,j-1} + v_{i,j+1}$$

$$Ch2 = v_{i-1,j} + v_{i+1,j}$$

$$Ch3 = v_{i,j}$$
(3)

[0030]

RGB変換部14は補間フィルタ13a~13dで得た結果Ch0~Ch3と変換係数メモリ12からの勾配方向係数により下記(4)式に示す行列演算してRGB信号を出力する。

[0031]

【数4】

$$r = r0Ch0 + r1Ch1 + r2Ch2 + r3Ch3$$

$$g = g0Ch0 + g1Ch1 + g2Ch2 + g3Ch3$$

$$b = b0Ch0 + b1Ch1 + b2Ch2 + b3Ch3$$
(4)

[0032]

このRGB変換部14でRGB信号を求めるとき、変換係数メモリ12から下記(5)式に示す横勾配用行列の勾配方向係数と(6)式に示す縦勾配用行列の勾配方向係数のいずれかが選択された場合、図12に示す注目画素V(x,y)のRGB信号は下記(7)式又は(8)式で得られる。

[0033]

【数5】

$$\begin{bmatrix} r0 & r1 & r2 & r3 \\ g0 & g1 & g2 & g3 \\ b0 & b1 & b2 & b3 \end{bmatrix} = \begin{bmatrix} -1/8 & 1/2 & 0 & 1/2 \\ 1/8 & 0 & 0 & 1/2 \\ 1/8 & 0 & 1/2 & -1/2 \end{bmatrix}$$

$$= \begin{bmatrix} 1/8 & 1/2 & 0 & -1/2 \\ 1/8 & 0 & 0 & 1/2 \\ -1/8 & 0 & 1/2 & 1/2 \end{bmatrix}$$
(5)

$$\begin{bmatrix} \mathbb{R} \\ \mathbb{G} \\ \mathbb{B} \end{bmatrix} = \begin{bmatrix} -1/8(v(i-1,j-1)+v(i+1,j-1)+v(i-1,j+1)+v(i+1,j+1)) \\ +1/2(v(i,j-1)+v(i,j+1))+1/2v(i,j) \\ 1/8(v(i-1,j-1)+v(i+1,j-1)+v(i-1,j+1)+v(i+1,j+1)) \\ +1/2v(i,j) \\ 1/8(v(i-1,j-1)+v(i+1,j-1)+v(i-1,j+1)+v(i+1,j+1)) \\ +1/2(v(i-1,j)+v(i+1,j))-1/2v(i,j) \end{bmatrix}$$

.. 横勾配の場合)
$$(7)$$

$$= \begin{bmatrix} 1/8(v(i-1,j-1)+v(i+1,j-1)+v(i-1,j+1)+v(i+1,j+1)) \\ +1/2(v(i,j-1)+v(i,j+1))-1/2v(i,j) \\ 1/8(v(i-1,j-1)+v(i+1,j-1)+v(i-1,j+1)+v(i+1,j+1)) \\ +1/2v(i,j) \\ -1/8(v(i-1,j-1)+v(i+1,j-1)+v(i-1,j+1)+v(i+1,j+1)) \\ +1/2(v(i-1,j)+v(i+1,j))+1/2v(i,j) \end{bmatrix}$$

.. 縱勾配の場合)

[0034]

この結果、前記図6,図8に示した補間用フィルタ係数を使用した場合と同じ 結果を得ることができる。また、このRGB変換と同時に色補正処理を行ったり 、色差信号を生成することもできる。その場合、乗算処理が必要になるが、行列 演算処理を簡単な回路構成で行なうことができる。

[0035]

次に、勾配方向係数によりRGB変換行列を連続的に変化させる第3の実施例について説明する。この実施例の画像入力装置1は、図17のブロック図に示すように、信号処理部3にA/D変換器4とラインバッファ5と行/列カウンタ6

と勾配係数フィルタ15と変換係数決定部16と補間フィルタ13a~13d及びRGB変換部14を有する。勾配係数フィルタ15は第1の実施例のフィルタ係数選択部7と同様に(1),(2)式の計算を行い、その演算結果dirを下記(9)式に示すように、所定の閾値trでクリッピングして正規化したdirを出力する。

【0036】 【数6】

$$dir = \begin{cases} 1 & \text{(if } dir > tr) \\ -1 & \text{(else if } dir < -tr) \\ dir/tr & \text{(otherwise)} \end{cases}$$
 (9)

[0037]

変換係数決定部16は、例えば図15に示す勾配方向係数を記憶しておき、6行/列カウンタ6からの入力にしたがい勾配方向係数を選択し、選択した勾配方向係数に変換係数フィルタ15から入力したdirの値を乗じてRGB変換部14に出力する。RGB変換部14は補間フィルタ13a~13dから出力されるCh0~Ch3と変換係数決定部16から出力される勾配方向係数にdirの値を乗算した結果から行列演算してRGB信号を出力する。このように勾配方向係数によりRGB変換行列を連続的に変化させることにより、斜め方向の輝度勾配などによる画質劣化を低減することができる。すなわち、(5)式と(6)式を比べると、2組の勾配方向係数で係数r0,r3,b0,b3の符号が反転している。また、通常の線形補間はこれらを全て「0」とした場合に対応する。そこで、緩から横へ「1」から「-1」まで変化する数値dirを出力し、係数r0,r3,b0,b3にdirを乗算することで縦縞用と横縞用及びその他用の処理を連続的に変化させるができる。したがって斜め方向の縞などで縦用と横用係数が混在することによる画質劣化を抑えることができる。

[0038]

上記第2,第3の実施例は画像の輝度勾配の方向によってRGB変換行列を変える場合について説明したが、RGB変換行列の係数は一定にしておき、補間フィルタ13a~13dから出力するCh0~Ch3のデータを勾配方向係数により修正する用にしても良い。この場合の実施例の画像入力装置1の構成を図18に示す。図18に示すように、信号処理部3の勾配係数フィルタ15で演算した結果をRBG変換部14に送る。変換係数決定部16は、例えば図15に示す勾配方向係数を記憶しておき、変換係数決定部16は行/列力ウンタ6から入力する行/列信号により勾配方向係数を選択してRGB変換部14に送る。RGB変換部14は補間フィルタ13a~13dから出力されるCh0~Ch3データと勾配係数フィルタ15から送られた演算結果dir及び変換係数決定部16から送られた勾配方向係数により下記(10)式でRGB信号を演算して出力する。

[0039]

【数7】

R = r0DCh0 + r1Ch1 + r2Ch2 + r3DCh3

G = g0Ch0 + g1Ch1 + g2Ch2 + g3Ch3 (1 0)

B = b0DCh0 + b1Ch1 + b2Ch2 + b3DCh3

[0040]

このように、補間フィルタ13a~13dから出力されるCh0~Ch3データを勾配方向係数で修正することにより、簡単な回路構成で画質の劣化を抑制することができる。

[0041]

上記各実施例は画素ごとのRGB信号を出力する場合について説明したが、補間用フィルタ係数又はRGB変換係数を変更することにより、輝度信号と色差信号を得ることもできる。さらに、補間用フィルタ係数又はRGB変換係数を変更することにより色分解フィルタの特性を補正する色補正処理を組み込むこともで

きる。

[0042]

上記各実施例は撮像手段2から入力した画像データを信号処理部3で所定の演算処理をして各画素毎のRGB信号を出力する場合について説明したが、図19のブロック図に示すように、信号処理部3の各演算処理をプログラムとしてハードディスク装置23に格納しておき、CPU21でハードディスク装置23に格納した各演算処理プログラムにより演算処理を実行して画素毎のRGB信号を得るようにしても良い。

[0043]

この場合、例えばデジタルカメラ28で撮像した画像データをA/D変換してから通信装置27を介して入力する。CPU21は入力した画像データをハードディスク装置23に格納された演算処理プログラムにより、上記各実施例と同様に演算処理して画素毎のRGB信号を算出し、入力した画像のカラーデジタル画像信号を得る。このカラーデジタル画像信号により入力した画像のカラー画像をディスプレイ24やプリンタ25に出力して表示したり印刷する。このようにハードディスク装置23に格納した各演算処理プログラムによりCPU21で演算処理を実行して画素毎のRGB信号を得ることにより、フロッピーディスクに記憶した画像データをフロッピーディスク装置26で読み取って再現することもできる。

[0044]

【発明の効果】

この発明は以上説明したように、撮像信号から画像の輝度勾配方向を推定し、 推定された輝度勾配方向にしたがい補間フィルタ処理の特性を決定して補間フィ ルタ処理を行うから、画像の勾配に適応した補間処理を行うことができ、モアレ 、色つきを低減することができる。

[0045]

また、撮像信号にあらかじめ定められた特性で補間フィルタ処理するとともに 撮像信号から画像の輝度勾配方向を推定し、推定された輝度勾配方向にしたがい RGB変換行列の特性を決定し、補間フィルタ処理した信号に輝度勾配方向にし

たがって決定された特性のRGB変換行列の演算を行なうから、画像の勾配に適応したRGB変換処理を行うことができ、モアレ、色つきを低減することができる。さらに、補間処理は加算だけで済むから、小規模な演算回路で補間処理を行なうことができる。

[0046]

また、輝度勾配方向にしたがって決定されたRGB変換行列の特性を輝度勾配の方向により連続的に変化させることにより、斜め方向の勾配などによる画質劣化を低減することができる。

[0047]

また、撮像信号にあらかじめ定められた特性で補間フィルタ処理を行なうとともに撮像信号から画像の輝度勾配方向を推定し、補間フィルタ処理された信号を、推定された輝度勾配方向にしたがい修正してRGB変換行列の演算を行なうことにより、小規模な演算回路で任意の色変換行列に対応することができる。

【図面の簡単な説明】

【図1】

この発明の実施例の構成を示すブロック図である。

【図2】

3×3画素の配置図である。

【図3】

色フィルタの配列パターンを示す説明図である。

【図4】

ラインバッファの構成を示すブロック図である。

【図5】

線形補間用の補間フィルタの補間用フィルタ係数を示す説明図である。

【図6】

横縞用の補間フィルタの補間用フィルタ係数を示す説明図である。

【図7】

横縞の入力データを示す3×3画素の配置図である。

【図8】

他の横縞用の補間フィルタの補間用フィルタ係数を示す説明図である。

【図9】

3×3画素の補間用フィルタ係数の自由度を示す説明図である。

【図10】

横縞用の補間用フィルタ係数を示す説明図である。

【図11】

他の横縞用の補間用フィルタ係数を示す説明図である。

【図12】

注目画素の周囲3×3画素のデータを示す説明図である。

【図13】

シアンの入力データを示す説明図である。

【図14】

第2の実施例の構成を示すブロック図である。

【図15】

横勾配用の行列と縦勾配用の行列の勾配方向係数を示す説明図である。

【図16】

第2の実施例の補間用フィルタ係数を示す説明図である。

【図17】

第3の実施例の構成を示すブロック図である。

【図18】

第4の実施例の構成を示すブロック図である。

【図19】

第5の実施例の構成を示すブロック図である。

【符号の説明】

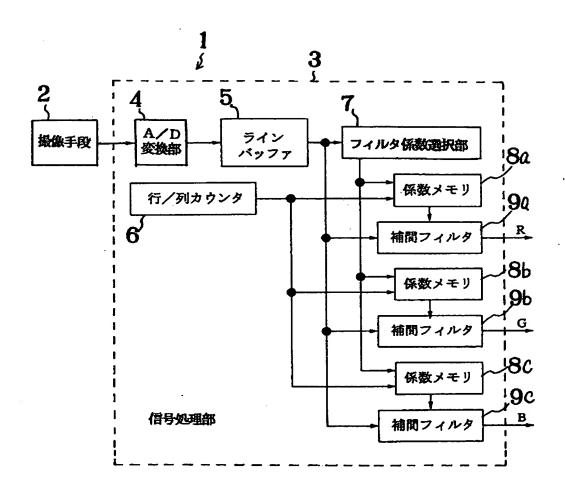
- 1 画像入力装置
- 2 撮像手段
- 3 信号処理部
- 4 A/D変換器
- 5 ラインバッファ

- 7 フィルタ係数選択部
- 8 係数メモリ
- 9 補間フィルタ
- 11 変換係数選択部
- 12 変換係数メモリ
- 13 補間フィルタ
- 14 RGB変換部
- 15 勾配係数フィルタ
- 16 変換係数決定部

【書類名】

図面

【図1】



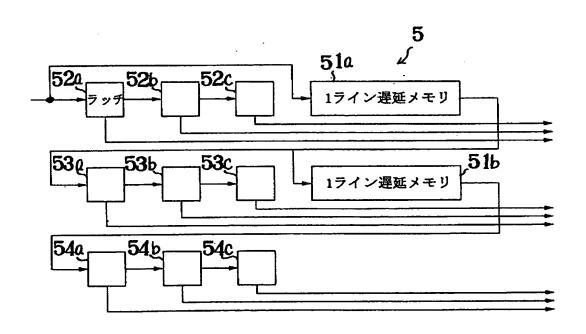
【図2】

G	R	G
В	G	В
G	R	G

【図3】

}	В	G	В	G	В	G	G	R	G	R	G	R
	G	R	G	R	G	R	В	G	В	G	В	G
	В	G	В	G	В	G	G	R	G	R	G	R
行例	官号	0/0			0/1			1/0			1/1	

【図4】



【図5】

0	1/2	0	0	0	0	0	0	0		
0	0	0	0	1	0	1/2	0	1/2		
0	1/2	0	0	0	0	0	0	0		
	(R)			(G)		(B)				

【図6】

-1/8	1/2	-1/8	1,	/8	0	1/8		1/8	0	1/8	-> 1/4
0	1/2	0		0	1/2	0		1/2	-1/2	1/2	-> 1/2
-1/8	1/2	-1/8	1,	8	0	1/8		1/8	0	1/8	-> 1/4
	(R)	·L	l <u>L</u>		(G)	1	1 1		(B)	<u> </u>	j

【図7】

255	255	255
: 0	0 , ; ;	0
255	255	255
	(a)	

【図8】

										·	
	1/8	1/2	1/8		1/8	0	1/8		-1/8	0	-1/8
	0	-1/2	0		0	1/2	0		1/2	1/2	1/2
	1/8	1/2	1/8		1/8	0	1/8		-1/8	0	-1/8
•		(R)		•		(G)		•		(B)	

【図9】

đ	C	d
b	а.	ъ
d	С	d

【図10】

	R .					Ğ				В		
	0	1/4	0		0	1/4	0		1/4	1/4	1/4	
0/0	1/4	1	1/4		1/4	0	1/4		-1/4	0	-1/4	
	0	-1/4	0		0	1/4	0		1/4	1/4	1/4	
·												
	-1/8	0	-1/8		1/8	0	1/8		1/8	1/2	1/8	
0/1	1/2	1/2	1/2		0	1/2	0		0	1/2	0	
	-1/8	0	-1/8		1/8	0	1/8		1/8	1/2	1/8	
		•					,					_
	1/8	1/2	1/8		1/8	0	1/8		-1/8	0	-1/8	
1/0	0	-1/2	0		0	1/2	0		1/2	1/2	1/2	
	1/8	1/2	1/8		1/8	0	1/8		-1/8	0	-1/8	
							·····					
	1/4	1/4	1/4		0	1/4	0		0	-1/4	0	
1/1	-1/4	0	-1/4		1/4	0	1/4		1/4	1	1/4	
	1/4	1/4	1/4		0	1/4	0	٠	0	-1/4	0	
L	L				·						·	

【図11】

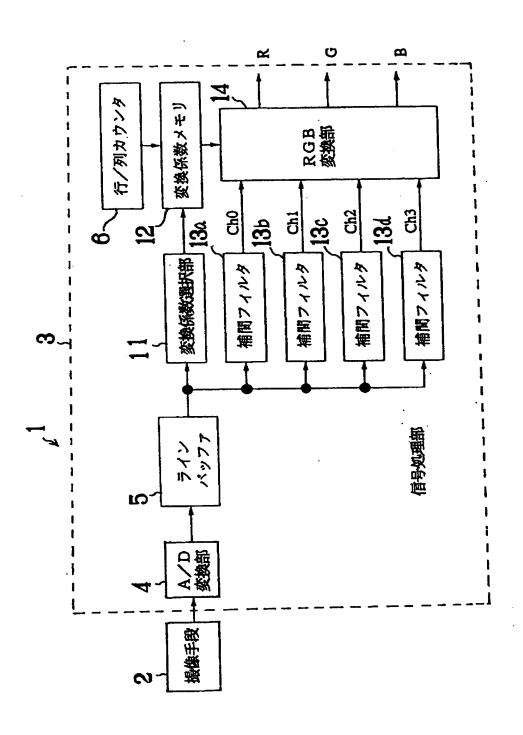
		R				G	····	-		В	
	o	1/4	0		0	1/4	0		1/4	1/4	1/4
0/0	-1/4	ı	-1/4		1/4	0	1/4	ŀ	1/4	0	1/4
	0	1/4	0		0	1/4	0		1/4	-1/4	1/4
		***************************************		-				-			
	1/8	0	1/8		1/8	0	1/8		-1/8	1/2	1/8
0/1	1/2	-1/2	1/2		0	1/2	0		0	1/2	0
	1/8	o	1/8		1/8	0	1/8		-1/8	1/2	-1/8
			 -	+				+			
	1/8	1/2	-1/8		1/8	0	1/8		1/8	0	1/8
1/0	0	1/2	0		0	1/2	0		1/2	1/2	1/2
	1/8	1/2	-1/8		1/8	0	1/8		1/8	0	1/8
	-			+				-			·····
	1/4	-1/4	1/4		0	1/4	0		0	1/4	0
1/1	1/4	0	1/4		1/4	0	1/4		-1/4	1	-1/4
	1/4	1/4	1/4		0	1/4	0		0	1/4	0

【図12】

v(i-1,j-1)	v(i, j-1)	v(i+1, j-1)			
v(i-1, j)	v(i, j)	v(i+1, j)			
v(i-1, j+1)	v(i, j+1)	v(i+1, j+1)			

【図13】

255	255	255		
0	255	0		
255	255	255		



【図15】

配置: 0/0
$$\begin{bmatrix} 0 & 1/4 & -1/4 & 1 \\ 0 & 1/4 & 1/4 & 0 \\ 1/4 & -1/4 & 1/4 & 0 \end{bmatrix}$$
 配置: 0/1
$$\begin{bmatrix} 1/8 & 0 & 1/2 & -1/2 \\ 1/8 & 0 & 0 & 1/2 \\ -1/8 & 1/2 & 0 & 1/2 \end{bmatrix}$$
 配置: 1/0
$$\begin{bmatrix} -1/8 & 1/2 & 0 & 1/2 \\ 1/8 & 0 & 0 & 1/2 \\ 1/8 & 0 & 0 & 1/2 \\ 1/8 & 0 & 1/2 & -1/2 \end{bmatrix}$$
 配置: 1/1
$$\begin{bmatrix} 1/4 & -1/4 & 1/4 & 0 \\ 0 & 1/4 & -1/4 & 1 \end{bmatrix}$$

横勾配用行列

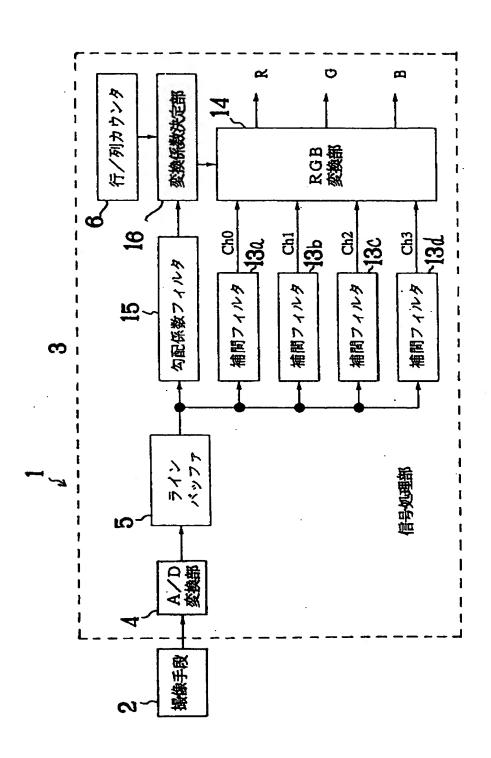
配置: 0/0
$$\begin{bmatrix} 0 & -1/4 & 1/4 & 1 \\ 0 & 1/4 & 1/4 & 0 \\ 1/4 & 1/4 & -1/4 & 0 \end{bmatrix}$$
 配置: 0/1 $\begin{bmatrix} -1/8 & 0 & 1/2 & 1/2 \\ 1/8 & 0 & 0 & 1/2 \\ 1/8 & 1/2 & 0 & -1/2 \end{bmatrix}$ 配置: 1/0 $\begin{bmatrix} 1/8 & 1/2 & 0 & -1/2 \\ 1/8 & 0 & 0 & 1/2 \\ -1/8 & 0 & 0 & 1/2 \\ -1/8 & 0 & 1/2 & 1/2 \end{bmatrix}$ 配置: 1/1 $\begin{bmatrix} 1/4 & 1/4 & -1/4 & 0 \\ 0 & 1/4 & 1/4 & 0 \\ 0 & -1/4 & 1/4 & 1 \end{bmatrix}$

縦勾配用行列

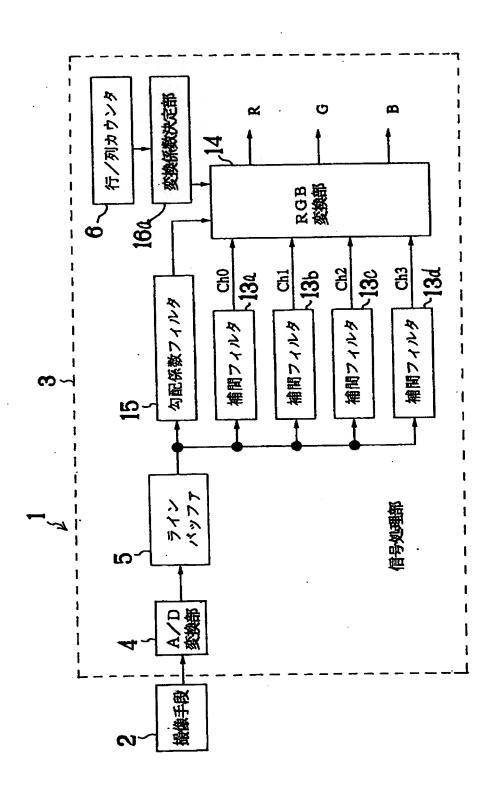
【図16】

	1	0	1	0	1	0		0	0	0		0	0	0
	0	0	0	0	0	0		1	0	1		0	1	0
	1	0	1	0	1	0		o d	0	0		0	.0	0
Ch0				Ch1				Ch2				Ch3		

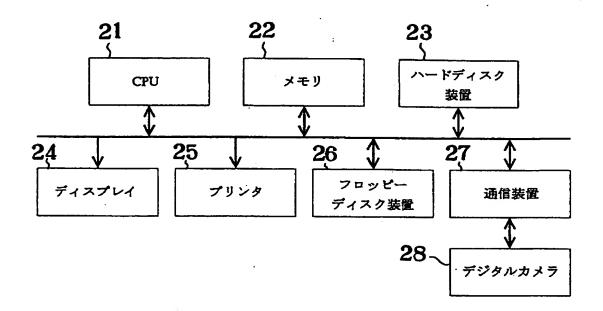
【図17】



【図18】



【図19】



【書類名】 要約書

【要約】

【課題】単板式CCDで得られるデータからRGBなどの画像データに変換するときに、モアレやエッジ色付きなどが生じることを防ぎ画質劣化を抑制する。

【解決手段】フィルタ係数選択部7はラインバッファ5から得られた3×3画素分の画像データに対して所定の演算を行ない、閾値と比較して輝度勾配方向に応じた縦、横、通常の3種類の補間フィルタ係数を選択する信号を各係数メモリ8に出力する。各係数メモリ8は送られた係数選択信号と行/列カウンタ6からの行/列信号にしたがい、あらかじめ記録してある補間用フィルタ係数の中の一組を各補間フィルタ9に出力する。各補間フィルタ9はラインバッファ5から入力する画像データを送られた補間用フィルタ係数を使って積和演算を行いフィルタを処理しR、G、Bの画像信号を出力する。

【選択図】 図1

【書類名】

職権訂正データ

【訂正書類】

特許願

<認定情報・付加情報>

【提出日】

平成10年 7月 1日

【特許出願人】

【識別番号】

000006747

【住所又は居所】

東京都大田区中馬込1丁目3番6号

【氏名又は名称】

株式会社リコー

【代理人】

申請人

【識別番号】

100093920

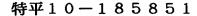
【住所又は居所】

神奈川県横浜市鶴見区鶴見中央4-29-17 第

10下川ビル502 小島特許事務所

【氏名又は名称】

小島 俊郎



出願人履歷情報

識別番号

[000006747]

1. 変更年月日 1990年 8月24日

[変更理由] 新規登録

住 所 東京都大田区中馬込1丁目3番6号

氏 名 株式会社リコー